МИНОБРНАУКИ РОССИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

НИЖЕГОРОДСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ

УНИВЕРСИТЕТ им. Р.Е.АЛЕКСЕЕВА

Институт радиоэлектроники и информационных технологий

Кафедра информатики и систем управления

**Информатика и компьютерные технологии**

Отчёт

к лабораторной работе №2

**Реализация пошаговых блох-схем алгоритмов**

4 вариант

Степаненко М. А

РУКОВОДИТЕЛЬ:

\_\_\_\_\_\_\_\_\_\_\_\_\_\_

СТУДЕНТ:

Поляков Д. С.

24-ИВТ-4-2

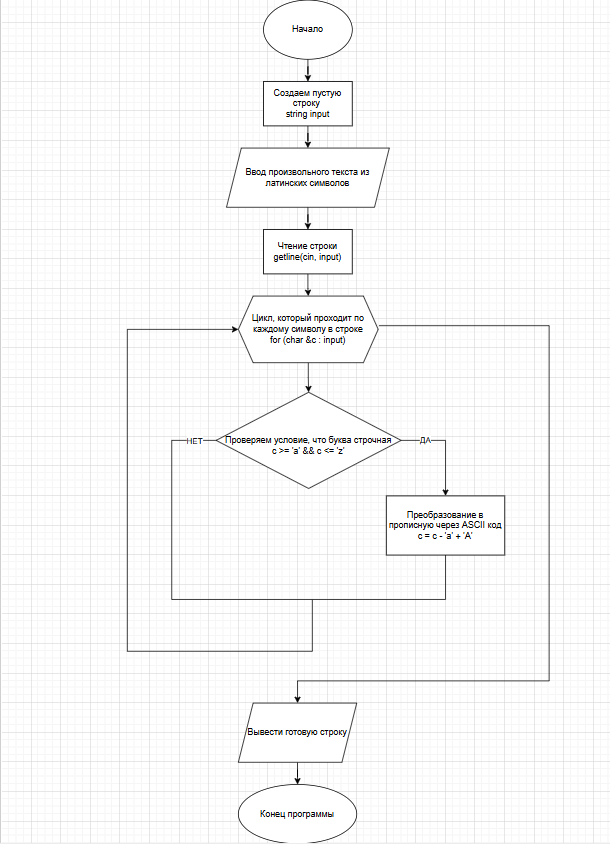
Работа защищена «\_\_\_» \_\_\_\_\_\_\_\_\_\_\_\_

С оценкой \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Нижний Новгород 2025

**Цель:** изучить основные свойства, алгоритмические структуры и конструкции для изображения и построения блок-схем алгоритмов, научиться строить блок-схемы алгоритмов.

**Задание:** перевести строку строчных латинских букв в прописные.



**Вывод:** в результате работы построена блок-схема алгоритмов с применением современных средств создания диаграмм, изучены основные свойства, алгоритмические структуры и конструкции для изображения и построения блок-схем алгоритмов.